### **MULTIPLE OPERATING SYSTEM**

Patent Number:

JP63311442

Publication date:

1988-12-20

Inventor(s):

KUWATSURU KEIICHIRO; others: 02

Applicant(s)::

MATSUSHITA ELECTRIC IND CO LTD

Requested Patent:

M JP63311442

Application Number: JP19870147571 19870612

Priority Number(s):

IPC Classification:

G06F9/46

EC Classification:

Equivalents:

### Abstract

PURPOSE:To realize multiple functions and high-speed working with a multiple operating system OS by providing plural OSs on a single computer and adding a function to one of two OSs to utilize an interruption processing program of the other OS so that the interruption processing is ensured with the other OS with the proper functions of both OSs kept available.

CONSTITUTION:An interruption vector generator 4 gives an interruption to an OS2 for interruption in a state where the OS2 and an OS3 are executing the processes of a task 7 and a task 8 respectively. Under such conditions, an interruption processing call part 1 calls out an interruption processing program 6 of the OS3 and performs the interruption processing to the OS2. While the task 7 receives the interruption service peculiar to the OS2. Meanwhile the OS3, i.e., the owner of the program 6 receives the information of the interruption processing and continues the task 8 with no stop. When the program 6 is ended in the OS2, the OS2 carries out again the task 7 based on the original interruption program 5. Thus coexistence is possible with both OSs without deteriorating their processing functions with each other even with the processing progressed by interruptions.

Data supplied from the esp@cenet database - 12

(株) エムテック関東

19日本国特許庁(JP)

**即特許出期公開** 

## ⑫公開特許公報(A)

昭63-311442

@Int\_Cl\_4

識別記号

庁内整理番号

母公開 昭和63年(1988)12月20日

G 06 F 9/46 350

7056-5B

審査請求 未請求 発明の数 1 (全4頁)

③発明の名称

マルチオペレーテイングシステム

图 昭62-147571 创特

多出 頤 昭62(1987)6月12日

母 明 者 桑 趙

敬 一 郎

神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株

式会社内

母発 明

神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株

式会社内

母発 老 B 神奈川県川崎市多摩区東三田3丁目10番1号 松下技研株

式会社内

①出 松下軍器産業株式会社 大阪府門真市大字門真1006番地

20代 理 弁理士 中尾 敏 男 外1名

1. 発明の名称

マルチオペレーティングシステム

2. 特許請求の範囲

複数のオペレーティングシステムを備え、1つ のオペレーティングシステムの割込処理プログラ ムの中に他のオペレーティングシステムの割込処 **迅プログラムを利用する手段を設けたマルチオペ** レーティングシステム。

3. 発明の詳細な説明

食業上の利用分野

本苑明は、複数のオペレーティングシステム (以下03と記す)が共存するいわゆるマルチオ ペレーティングシステムに関するものである。

従来の技術

最近。コンピュータが高性能化するにつれて、 複数のプログラム間を切換えながら複数のメスク を行わせるマルナタスクオペレーティングシスナ ムが実用化されている。このマルチタスクオペレ - ティングシステムは、一度に複数のタスクが行

たえるため、シングルタスクポペレーティングシ ステムより高速化が四られるが、複数のタスク間 の切換え時間が必らずしも高速ではなく、内外部 の状態変化を迅速に処理するには十分とは云えた い。このため。複数のOSを共存させる マルチォ ペレーティングシステムが考えられている。

発明が解決しようとする問題点

しかし、複数の08が共存すると、その中の1 つの05のみがタイマ。コンソール入出力管理等 の割込み処理ができなくなる。寸なわち、各OS 特有のタイマ割込みによる処理、コンソールから の割込みによる処理が行えなくなるという問題が あった。本発明は以上のよりな従来の欠点を缺去 するものであり、簡単な構成で各05 独自のタイ マ管理、コンソール入出力管理を生かすことがで き、高級能化、高速化を可能としたマルチオペレ ーティングシステムを提供することを目的とする ものである。

問題点を解決するための手段

上記目的を達成するために、本発明は複数のOS

を備え、1つの08の割込処理プログラムの中に 他の08の割六処理プログラムを呼出してとり込むように、たものである。

#### 作用

上記様成において、複数のOSがそれぞれ独立してタスタを実行し、1つのOSにおいて他のOSの割込処理プログラムを実行したいときはその割込処理プログラムを呼出してとり込むことにより割込処理プログラムを呼出されたOSはタスクを中断することなくそのまま雑誌する。

#### 実 加 例、

以下、本発明の実施例について図面とともに詳細に世明する。

第1図において、1は割込処理呼出部で、割込みにより割込み処理ルーナンを超動する割込みペクタ発生器で起動されて OS3の割込処理プログラム 6 を実行接OS2の割込処理プログラム 5 にもどる一連のルーナンを行う。 7 は OS2 の タスク、8 は OS3 の タスクである。

の各根能のあるOSであり、OS 210 は初期処理 プログラム201、タスク202、203 …を持ち、OS 211 はタスク204、205 …をもっている。また、 OS 210 はOS 211 の 1 つのタスクとして管理される。すなわち、OS 210 の初期化プログラム201 をOS 211 の下で起動すると、OS 211 の管理に より、タスク202、203 …はOS 211 の世界で処 理を行なりので、OS 211 としては、これらは 1 つのタスクになる。

また、220 は割込ベクタ発生器である。

このような構成のもとで、OS 211 がまず立上がり、初期化プログラム 201 を起動してOS 210を立上げるが、この時初期化プログラム 201 は、割込ベクラ発生器 220を次のように初期化する。 すなわち。タイマ割込みによりOS 210 に所属するタイマ割込みにより同様にOS 210 に所属するフソール入出力割込みにより同様にOS 210 に所属するコンソール割込み処理プログラム 214を起動するように、割込みベクラ発生器 220を初期化する。一方、コンソール割込処理プログラム 214

○32がメスクトにおけるプロセスを、○33がメスク8のプロセスを実行している状態において、割込みペクタ発生器4が○32に対して割込みペクタ発生器4が○32に対して割込みを指示すると、割込処理呼出に○32に対しての32に対しての32に対しての33に対しての33に対しての33に対して対して対しての方有側である○33に対しの方がでよって割込み処理プログラム6が存止することはなく、メスク8を継続をする。○32において割込み処理プログラム6が存止するとはなく、メスク8を継続でする。○32において割込み処理プログラム6が子と○32に対して対したの類でである。このように関しても、お互いに相手の処理機能を損うことのない○3同志の共存が可能となる。

第2図は本発明のマルチオペレーティングシステムにおける一実施例の概略構成図である。
210、211は各々タイマ割込み処理プログラム
212、213とコンソール割込み処理プログラム214、
215を持ったタイマ管理。コンソール入出力管理

を第3回、タイマ割込み処理プログラム 212 を第 4回のように作成しておく。

このような構成のとき、例えばコンソール入出 力管理の例として円(¥)とドル(\$)を分割出 力する場合について説明する。いま、OS 210 を 割込みを呼出す何のOS。OS 211 を割込みが呼 ばれる何のOSとする。第3図に示すように、コ ンソール割込処理プログラム 214 において割込処 理宜言がされると、OS 210 にコンソール割込み が通知され、識別コード、この場合は円(¥)か ドル(3)かがチェックされる。 歳別コードが円 の場合はそれがコンソール出力され、一方識別コ - ドがドルの場合はOS 211 に対し割込処理宣言 がなされる。 OS 211 ではコンソール割込が通知 されると所属するコンソール割込処理ルーチン215 に従ってコンソール出力し、割込処理が終了する と割込前の状態にもどるとともに03 210 に割込 処理終了が通知され、03 210 も割込前の状態に 623.

このとき、コンソール画面を各OSはに分割し、

第5図のように画面をウインドウ51, 52 に分割したい場合。08 210 からは"¥AAA¥"。
08 211 からせ"\$BBB\$"のように、タスク内で文字列の煎取に識別子¥,\$を付加したものをコンソールに出力すればよい。

.. لمرتب

次にタイマ管理の例として、 タスク 202 を 10 砂間時間待ち、 OS 210 全体を 1 秒間隔の周期起動させる場合を第4回により説明する。

タスク 202 が処理開始により 10 秒の待ちに入いると、 0 S 210 の機能によりタスク 203 の処理が開始する。タスク 203 の開始時点から 1 秒 経過すると、 0 S 211 に所属するタイマ割込処理プログラム 213 が呼出され、その働きにより 0 S 211 のタスク 204 の開始後 1 秒 たつと、 0 S 210 に所属する。タスク 204 の開始後 1 秒 たつと、 0 S 210 に所属するタイマ割込処理プログラム 212 に復帰し、その働きにより 0 S 210 のタイマ機能が作用し、 再び 0 S 210 下のタスク 203 の処理が再開する。 以上 の 交互起動の処理が以降くりかえされていき、 最初

本発明によるマルチオペレーティングシステムにおけるOSが2つの場合の実施例を示す概念図、第3図は、本発明におけるコンソール割込み処理プログラムの実施例のフローチャート図、第4図は、本発明におけるタイマ割込み処理プログラムの実施例のフローチャート図、第5図は、本発明におけるマルチオペレーティングシステムのコンソール表示例を示す正面図である。

1 … 割込処理呼出部、2,3,210,211 … OS、4,220 … 割込ベクタ発生器、5,6 … 割込処理プログラム、7,8,202~205 … タスク、201 … 初期処理プログラム、212,213 … タイマ割込処理プログラム、214,215 … コンソール割込処理プログラム。

代理人の氏名 弁理士 中 尾 歓 男 ほか1名

の開始から 10 秒延通した時に、 タスク 202 が OS 210 のタイマ管理機能により時間待ちから無 除され再起動される。

以上のように、上記突施例によればOSのもつ 割込み処理ルーチンの中で他のOSの割込み処理 ルーチンを呼出して実行するようにすることによ り、同一割込みに対するOS間の割込み処理の競 合を避けることができるようになるため、複数 OSの並列線動ができるようになり、小規模計算 機でも容易に多根能化が実現する。

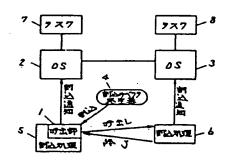
#### 発明の効果

以上のように本発明は1つの計算機に複数の OSを共存させ、一方のOSの機能に他方のOS の割込処理プログラムを利用する機能をもたせた もので、各OS独自の機能を生かしたまま他方の OSの割込み処理を可能とし、多機能化、高速化 を図ることができる。

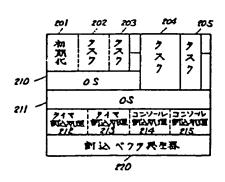
#### 4. 図面の簡単な説明

第1図は本発明によるマルチオペレーティング システムの全体構成を示すプロック図、第2図は、

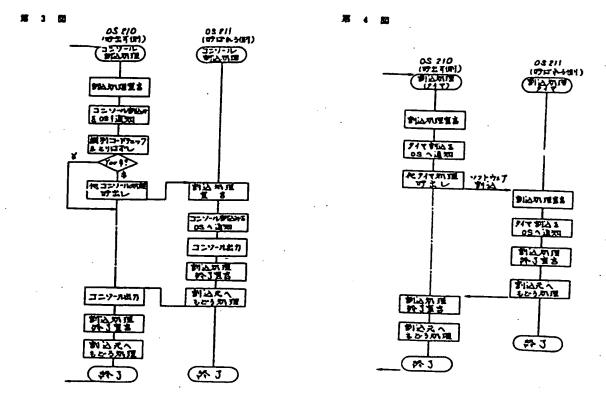
### 第 1 丛



第 2 图



# 特問四63-311442 (4)



第一図

